1. КОП - код операции
2. Блок интерфейса с магистралью - один из основных блоков Intel-386, обеспечивающий интерфейс между МП и его окружением
3. Микропроцессор - процессор (устройство, отвечающее за выполнение арифметических, логических операций и операций управления, записанных в машинном коде), реализованный в виде одной микросхемы или комплекта из нескольких специализированных микросхем.
4. Суперскалярный процессор - процессор, поддерживающий так называемый параллелизм на уровне инструкций (то есть, процессор, способный выполнять несколько инструкций одновременно) за счёт включения в состав его вычислительного ядра нескольких одинаковых функциональных узлов (таких как АЛУ, FPU, умножитель (integer multiplier), сдвигающее устройство (integer shifter) и другие устройства).
5. Архитектура процессора — это совместимость с определённым набором команд (Intel x86), их структуры (система адресации, набор регистров) и способа исполнения (счётчик команд)
6. Архитектура процессора — это некий набор свойств и качеств, присущий целому семейству процессоров
7. Регистр — это устройство временного хранения данных, используется с целью облегчения арифметических, логических и пересылочных операций.
8. Вычислительная техника (computing) — техника, использующаяся для вычислений
9. Электронно-вычислительная машина (сокращённо ЭВМ) — комплекс технических, аппаратных и программных средств, предназначенных для автоматической обработки информации, вычислений, автоматического управления.
10. Селектор — значение, помещаемое в сегментные регистры
11. Дескриптор — это 8-байтная единица описательной информации, распознаваемая устройством управления памятью в защищенном режиме, хранящаяся в дескрипторной таблице.
12. Дескрипторные таблицы — служебные структуры данных, содержащие дескрипторы сегментов
13. Табулятор — электромеханическая машина, предназначенная для автоматической обработки (суммирования и категоризации) числовой и буквенной информации, записанной на перфокартах, с выдачей результатов.
14. Машинный язык — система команд (набор кодов операций) конкретной вычислительной машины, которая интерпретируется непосредственно процессором или микропрограммами этой вычислительной машины.